

CAD- und Anwenderforum

Folgende Unternehmen präsentieren ihre Produkte und Dienstleistungen im Rahmen eines CAD- und Anwenderforums:

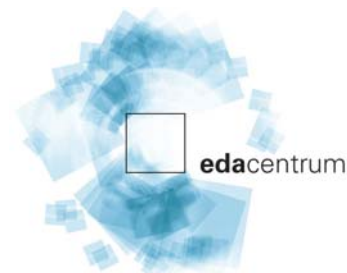


Das Softwareprodukt Analog Insydes (www.analog-insydes.de) ist ein Werkzeug zur Unterstützung des systematischen Entwurfs analoger Schaltungen. Im Gegensatz zu numerischen Schaltungssimulatoren setzt Analog Insydes auf symbolische Methoden mit Hilfe der Computeralgebra.

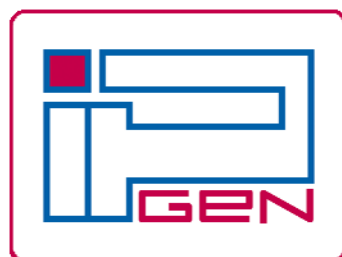
Dieser neue Ansatz erlaubt es, Einsichten in Schaltungsverhalten zu erlangen, die mit bisherigen Verfahren nicht möglich waren. In Analog Insydes sind sowohl symbolische als auch numerische Verfahren für die Modellierung, Analyse und Dimensionierung linearer und nicht-linearer Schaltungen integriert. Ziel ist die Erhöhung der Entwurfsicherheit und die Verkürzung der Entwicklungszeit in der industriellen Entwicklung analoger integrierter Schaltungen.



COVENTOR ist ein führender Entwickler von MEMS/MST und Halbleiter spezifischen Design Tools. Die CoventorWare Produktreihe umfasst alle MST relevanten Modellierungsebenen, von der Systemebene mittels MEMS spezifischen Verhaltensmodellen bis zum physikalischen Niveau. COVENTOR's SEMulator3D-MEMulator Software ermöglicht Halbleiter- und MEMS Herstellungsprozesse zu erfassen und in Form von 3D Modellen realitätsgetreu zu visualisieren. Unsere Software wird rund um den Globus von führender MEMS Herstellern und IC Firmen eingesetzt. Auf der ANALOG '08 würden wir Ihnen gerne unsere aktuellen Produktentwicklungen vorstellen. www.coventor.com



Das edacentrum ist eine unabhängige Institution zur Förderung von Forschung und Entwicklung auf dem Gebiet Electronic Design Automation (EDA). Es initiiert, begutachtet und begleitet Industrie und Wissenschaft bei Forschungs- & Entwicklungsprojekten für EDA. Darüber hinaus bündelt es vorhandener EDA-Kompetenz an deutschen Forschungseinrichtungen durch die Stimulation von EDA-Clusterforschungsprojekten und von EDA-Netzwerken. Außerdem betreibt das edacentrum Öffentlichkeitsarbeit mit dem Ziel, die Entwurfsautomatisierung als zentralen Lösungsgedanken für das Komplexitätsproblem der Mikroelektronik im höheren Firmenmanagement, in der Politik und in der Öffentlichkeit stärker transparent zu machen.



Die **1Stone** Produkt Familie von IPGEN ermöglicht dem Analog-Designer, Schaltungsentwürfe über Prozessgrenzen hinweg wieder zu verwenden. Mit Hilfe der Skriptsprache GEM-L kann der komplette Entwurfsprozess konform zum individuellen Design-Flow von der Spezifikation bis hin zum GDSII-Ausgabeformat in ausführbarer Form dokumentiert werden. Hierbei wird die gewohnte Werkzeugumgebung (Cadence, Mentor) in vollem Umfang unterstützt und gewährleistet somit höchste Kompatibilität. Der Grad der Wiederverwendbarkeit ist aufgrund des automatischen Managements der Prozesseigenschaften, variabler Einstellgrößen und des gewählten hierarchischen Ansatzes besonders hoch. **1Stone** ermöglicht eine beachtliche Steigerung in der Entwurfs-effizienz und schafft so die Voraussetzung zur Beherrschung hochkomplexer Mixed-Signal Systeme in heutigen und zukünftigen ebenfalls hochkomplexen Prozesstechnologien.

CAD- und Anwenderforum



Mentor Graphics® is a technology leader in electronic design automation (EDA), providing software and hardware design solutions that enable companies to develop better electronic products faster and more cost-effectively. The company offers innovative products and solutions that help engineers overcome the design challenges they face in the increasingly complex worlds of board and chip design. Mentor Graphics has the broadest industry portfolio of best-in-class products and is the only EDA company with an embedded software solution. The Mentor Graphics IC Studio provides a hierarchical, schematic-driven layout environment to create IC layouts based on information from a logic source, plus ready-to-use parameterized device generators for digital and analog layout design. ADVance MS, the integrated mixed-signal verification, brings together digital and mixed-signal standard HDL's with SPICE in a single mixed-signal simulation environment. ADVance MS lets you simulate designs developed Verilog in and VHDL.



MunEDA präsentiert auf der ANALOG2008 die neueste Version 6.0 seiner DFM-DFY Analyse und Optimier Software WiCkeD. Neue Features beinhalten die Multi-Testbench-Erweiterung für Netzlisten und Schematics, Mentor-Graphics DAIC-Eldo-Integration für WiCkeD, Synopsys-MunEDA HSpice-WiCkeD basierter Library Optimization Flow, Cadence IC 6.1 ADE-L Integration, Modellierung von Response Surface Modellen zur hierarchischen Block- und Systemoptimierung, verbesserte Optimieralgorithmen und Benutzerführung und vieles mehr. Des Weiteren wird MunEDA Erfahrungen aus Kunden-Referenz-Projekten gemeinsam mit Kunden am MunEDA-Stand vorstellen. Für mehr Informationen: www.muneda.com.



Sagantec is totally focused on enabling and accelerating the deployment of new process technologies. Whether it's the next technology node or a second foundry source, we are committed to making this deployment faster and smoother.

Our **Anaconda™** product family enables **Layout Migration and Reuse**, which allows designers to use an already existing and proven physical design or IP block and migrate it to the new target technology. **Anaconda-M** improves **Layout Productivity** by automatically enforcing complex technology design rules, as well as recommended and DFM rules.

Anaconda-M optimizes the layout by means of constraints: **topological (analog) constraints, replacement constraints and tuning constraints**. Our flows are seamlessly integrated with the Cadence VirtWuoso platform.

SAGANTEC Netherlands B.V.